



Zaprojektować jednostkę centralną zbudowaną na 8051 składającą się z:

- układu mikrokontrolera z układem generowania sygnału zegarowego 6MHz i układem zerowania po włączeniu zasilania.
- 16kB pamięci programu EPROM
- 64kB pamięci danych DRAM

Pamięć dynamiczną zbudować na układach 4464.  
 Jako sygnał odświeżania RFSH wykorzystać sygnał PSEN lub ALE.  
 Zastosować zewnętrzny licznik odświeżania (odświeżanie RAS only).

Title		
Size	Number	Revision
B		
Date:	26-Apr-2004	Sheet of
File:	C:\DOCUME~1\U\51_DRAM1.SCH	Drawn By: