



Zaprojektować jednostkę centralną zbudowaną na mikrokomputerze 8751 składającą się z:

- układu mikrokontrolera,
- układu generowania sygnału zegarowego 12MHz,
- układu zerowania po włączeniu zasilania wraz z przyciskiem zerującym.

Układ wykorzystuje wyłącznie wewnętrzne pamięci programu i danych.

Title		
Size	Number	Revision
A		
Date:	5-Apr-2004	Sheet of
File:	C:\DOCUME~1\AS1_ZADI.SCH	Drawn By: