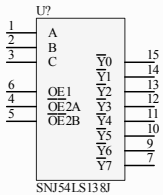

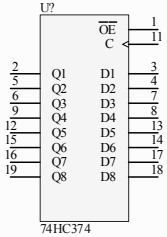

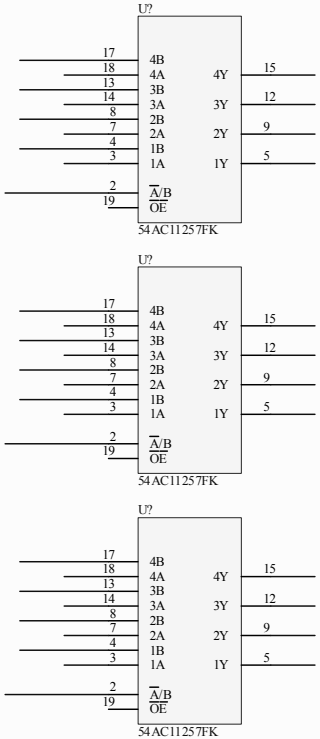

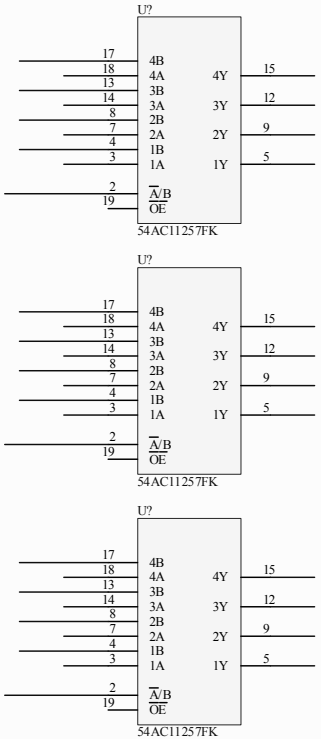

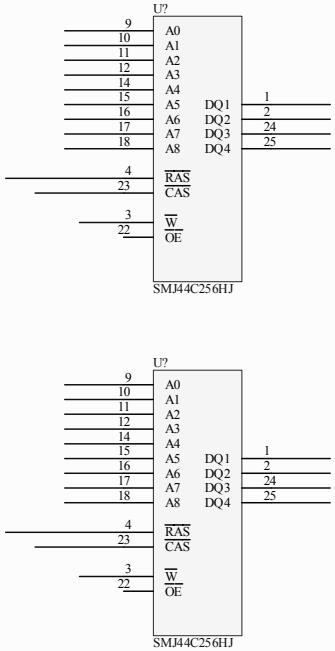

Zadanie 1

Zaprojektować pamięć dynamiczną 256KB (zbudowaną z elementów 256kB x4)podłączoną do procesora Z80, podzieloną na 8 strony 32kB. JAko Rejestr stron wykorzystać układ 74LS374 umieszczone w przestrzeni I/O pod adresem $20H. Bity Q0-Q3 wyznaczają nr strony widocznej pod adresem $0000-$7fffH a bity Q3-Q7 wyznaczają nr strony widocznej pod adresem $8000-$ffffh. Należy narysować układ odświeżania.