



Układ pracy krokowej dla mikroprocesora Z80A  
 zatrzymujący pracę układu po każdym cyklu maszynowym:

- cykl M1 (aktywny M1 i nieaktywny IORQ)
- cykl odczytu pamięci (aktywny RD i aktywny MREQ)
- cykl zapisu pamięci (aktywny WR i aktywny MREQ)
- cykl odczytu I/O (aktywny RD i aktywny IORQ)
- cykl zapisu I/O (aktywny WR i aktywny IORQ)
- cykl przyjęcia przerwania (aktywny M1 i aktywny IORQ)

Title		
Size	Number	Revision
A4		
Date:	14-Jun-2004	Sheet of
File:	C:\DOCUME~1\Z80_ZAD3.SCH	Drawn By: