



Jednostka centralna na mikroprocesorze Z80A zawierająca:

- układ generowania sygnału zegarowego,
- układ zerowania po włączeniu zasilania z przyciskiem,
- zerowanie po pełnych cyklach rozkazowych,
- pełne buforowanie magistral zapewniające współpracę z kontrolerem DMA.

Title		
Size	Number	Revision
B		
Date:	14-Jun-2004	Sheet of
File:	C:\DOCUME~1\Z80 ZAD2.SCH	Drawn By: